Hardware blok diagram, hvordan med de 12 og 5v, flyt dc blokke ind

**PSoC5**

Microcontroller ?

**Transmitterkreds**

Model ikke i parentes samme fpr reciverkreds og ventilkreds

4.2.1 PSoC5

timer ikke på noget ?

ventiler styrbord og bagbord betragtes som en?

**I2C kreds**

I2C kredsen skal stå for I2C interfacet mellem SM og KI. I2C protokollen kører 5V og med pull-up modstande. Denne del håndteres dog på SM. I2C’en benytter standard I2C protokol, og for yderligere info om data henvises der til Systemarkitektur/protokoller/I2C.

Kommunikation til sm

**Transmitter Driver**

Det er vigtigt ved transmitteren at frekvensen ligger ret præcist da den dæmper rigtigt meget ikke ret langt væk fra 40kHz.

Omformuler

**Timer**

Dette giver en opløsning på 1 ∗ 344m = 0.014mm3

Normal gangetegn

**I2ckreds**

I2Ckredsen er en indbygget I2Cblok i PSoC miljøet

Sænket 2 tal

I den endelige system er det tænkt at de skal være sat op med en bestemt adresse fra start. På figur 4.6 ses blokken.

I Det endelige design

**Receiver Driver**

Receiverdriveren består af en række indbyggede blokke i PSoC’en. Udover designet opbygget i PSoC miljøet er der en kondensator på 1μF, for at fjerne DC på ultralydsreceiveren,

Kan man fjerne DC er det ikke omdanne eller reducere?

Bruger du PSoC eller PSoC 5 du skifter lidt

Gange tegn laves om

**Transmitterdriver**

Når kontrolpinden bliver sat ryger clocken igennem ud til interruptrutinen samt kontrolpinden.

Omformuler clocken ryger igennem!